

Životopis

Meno a priezvisko, rodné priezvisko, titul	Peter Ševčík, Ing., PhD.
Rok narodenia	1981
Vysokoškolské vzdelanie a ďalší akademický rast	3. stupeň
Ďalšie vzdelávanie	§22 vyhlášky MPSVaR SR č. 508/2009 Z.z. – samostatný elektrotechnik
Priebeh zamestnaní	2008 – doteraz: odborný asistent na katedre Technickej kybernetiky, Fakulta riadenia a informatiky, Žilinská univerzita v Žiline
Priebeh pedagogickej činnosti (pracovisko/predmety)	KTK FRI ŽU / Logické systémy KTK FRI ŽU / Elektronické systémy KTK FRI ŽU / Elektrotechnika KTK FRI ŽU / Číslicové systémy KTK FRI ŽU / Aplikácie mikroprocesorov implementovaných do FPGA obvodov KTK FRI ŽU / Projekt 1 KTK FRI ŽU / Projekt 2 KTK FRI ŽU / Projekt 3
Odborné alebo umelecké zameranie	Číslicové systémy, FPGA obvody
Publikačná činnosť vrátane rozsahu (autorské hárky) a kategórie evidencie (napr. AAB, podľa vyhlášky MŠV VaŠ SR č. 456/2012 Z. z.) 1. monografia 2. učebnica 3. skriptá	Učebnica: Peter Ševčík, Ján Kapitulík: Moderné prostriedky implementácie metód číslicového spracovania signálov II, Edis – vydavateľstvo žilinskej univerzity, Žilina, 2013, ISBN 978-80-554-0676-3, 219 strán, 124 obrázkov, 41 tabuliek, 14,19 AH, 60% (8,5 autorských hárkov), ACB
Ohlasy na vedeckú / umeleckú prácu	16 citácií
Názov študijného odboru, v ktorom sa konanie uskutočňuje	9.2.9 aplikovaná informatika
Téma habilitačnej práce	Implementácia číslicových systémov do obvodov FPGA